

UCS M5ブレードDIMM装着ステッカーがドキュメントと一致しない

内容

[概要](#)

[背景説明](#)

[問題：UCS M5ブレードDIMM装着ステッカーがドキュメントと一致しない](#)

[解決方法](#)

[関連情報](#)

概要

このドキュメントでは、古いUCS M5ブレードDIMM装着ステッカーに関する問題について説明します。このステッカーには現在のオンラインドキュメントが反映されていません。

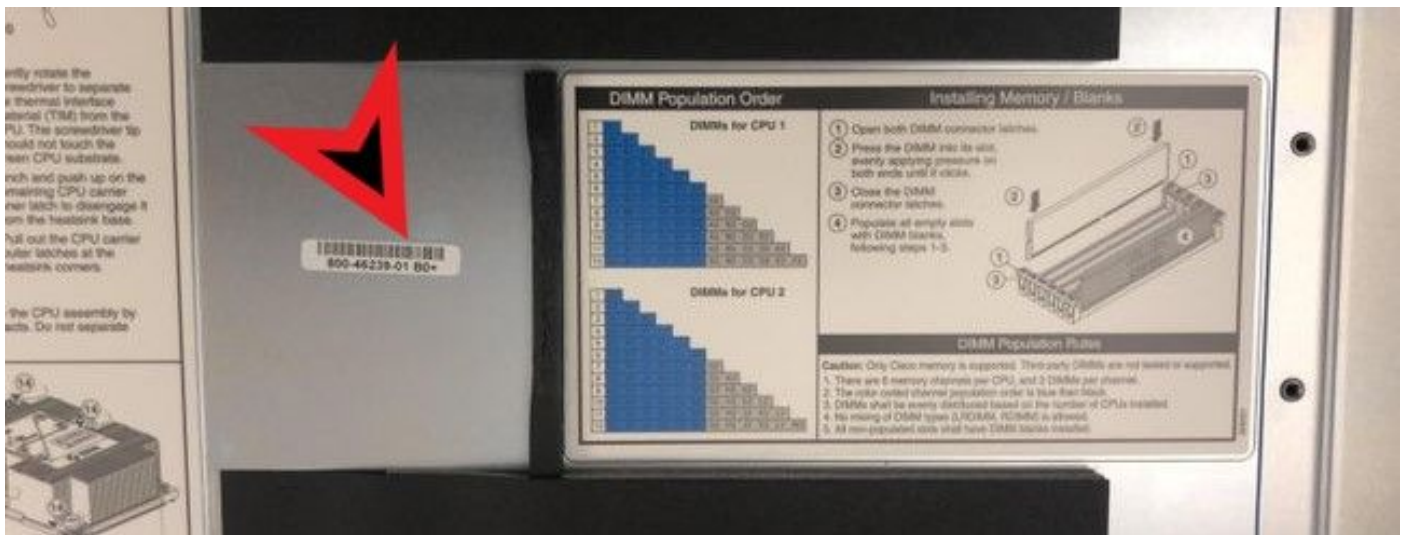
背景説明

FCS後のテストでは、DIMMの装着の最適な設定が、最初に公開された仕様と異なっていることが判明しました。元の人口ルールは正しく動作しますが、ドキュメントに掲載されている最新のガイドラインを使用することで、最適なパフォーマンスを得ることができます。2018年5月に導入されたECO EA553015でブレードの下に貼られたステッカーが変更され、2017年12月に技術文書が更新されました。約15K ~ 20Kブレードには、元のDIMM装着ステッカーが同梱されています。

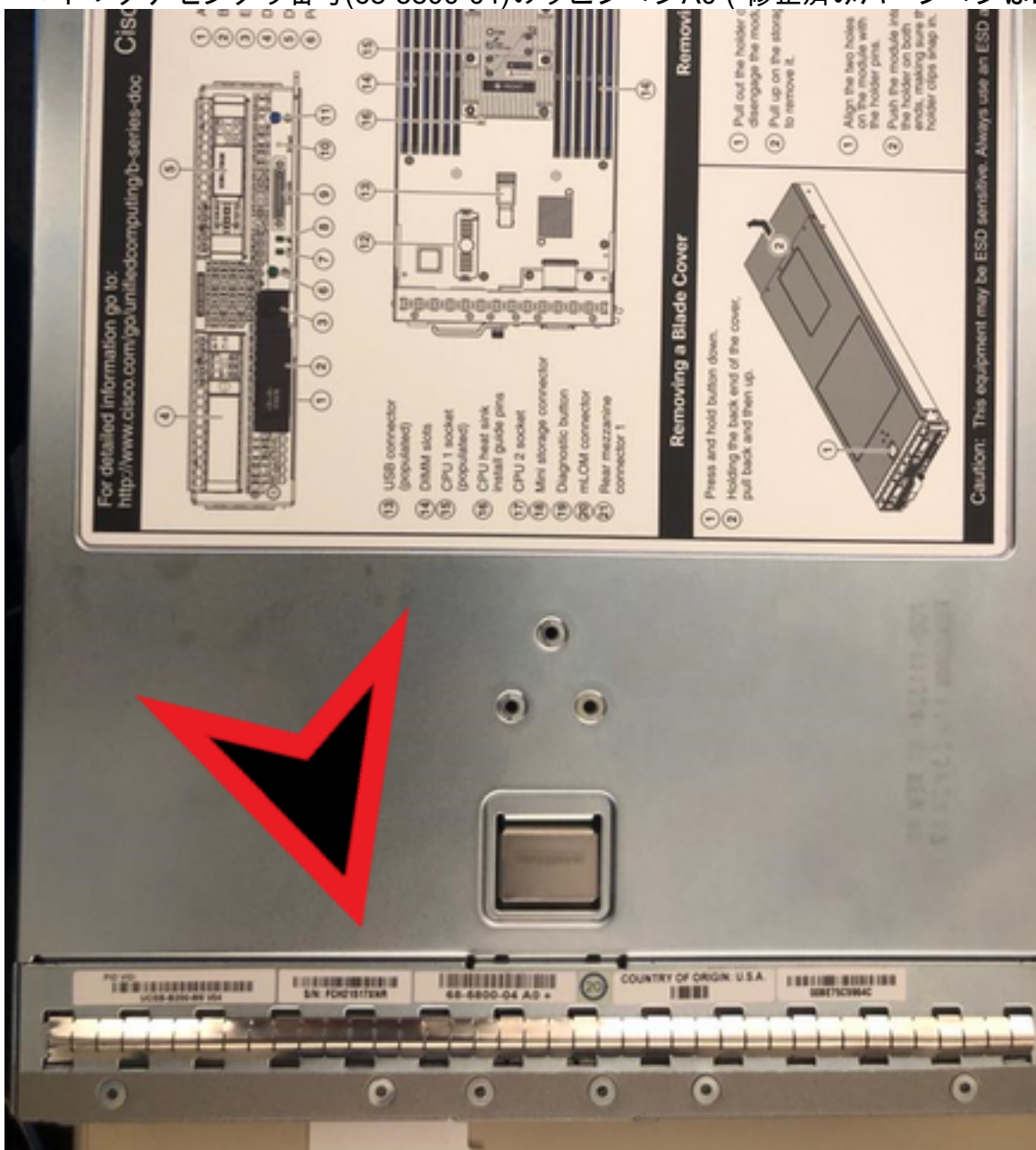
注：最適でないステッカーが搭載されているのは、M5ブレードサーバだけです。ラックサーバにはDIMM装着ステッカーが付属していないため、この問題には該当しません。

該当製品

- UCS B200 M5
- UCS B480 M5
- 上部カバー(800-46239-01)のリビジョンはB0です (固定シールのリビジョンはC0です)



• トップアセンブリ番号(68-5800-04)のリビジョンA0 (修正済みバージョンはB0)



問題 : UCS M5ブレードDIMM装着ステッカーがドキュメントと一致しない

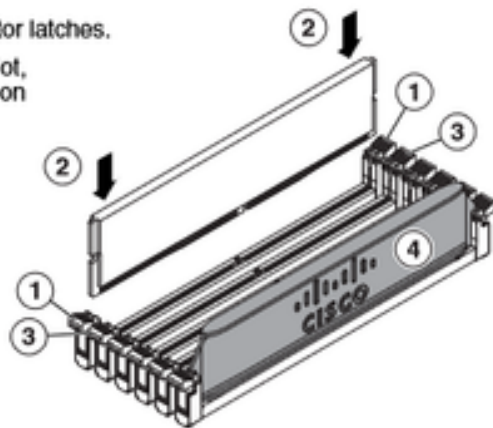
UCS M5ブレードの蓋の下にあるDIMM装着ステッカーは、オンラインUCSドキュメントの情報と一致しません。

どちらの設定も有効でサポートされています。古いステッカーは、検出やその他の問題を防止する必要はありません。ただし、パフォーマンスの最適な設定ではありません。パフォーマンスの差は限界に近い(約1%)ことに注意してください。

解決方法

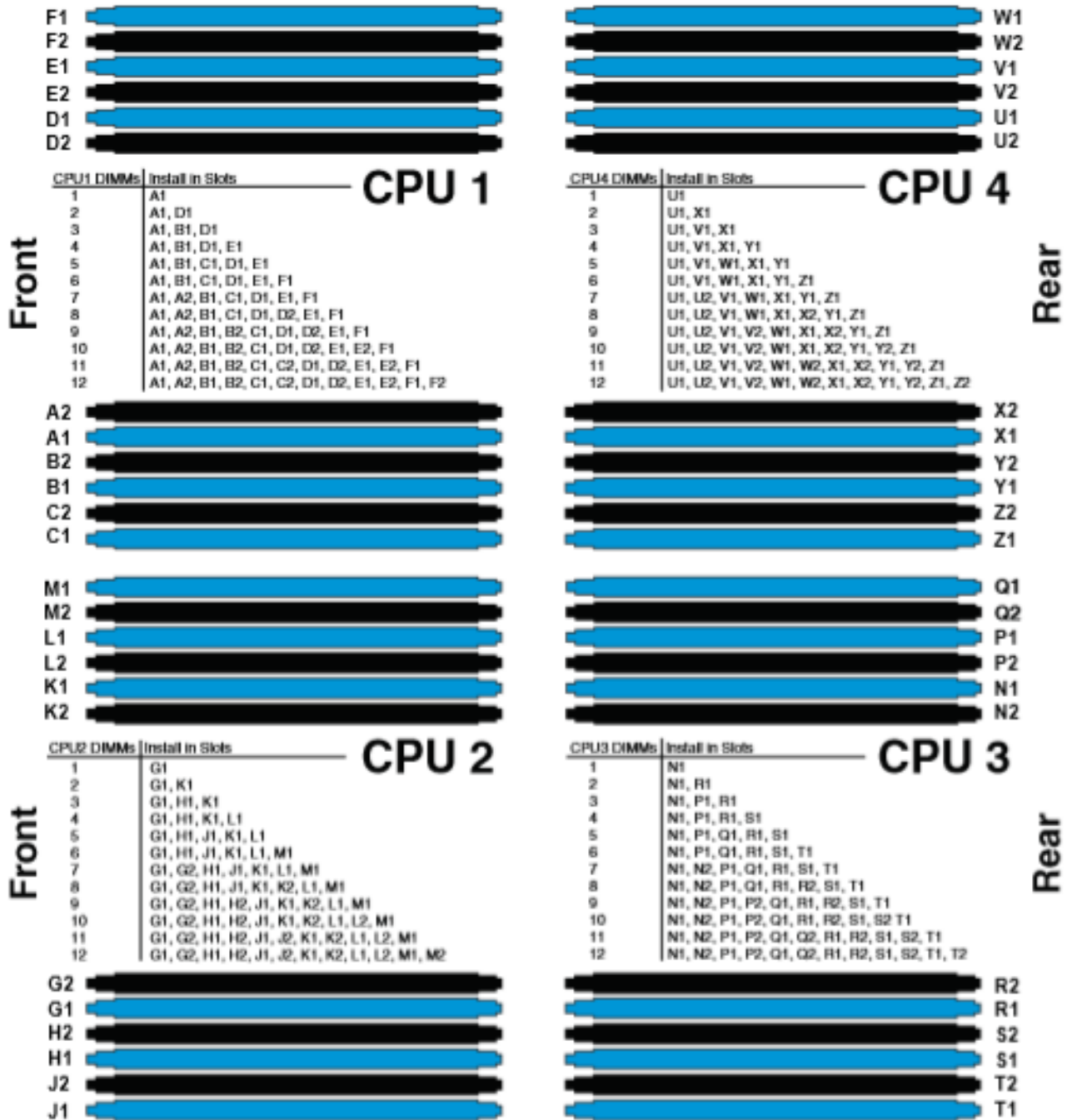
元のDIMM装着ステッカーは間違っていないですが、最新かつ最適な構成については、オンラインドキュメントを参照してください。

参考までに、B200-M5の古いステッカーを次に示します。

DIMM Population Order		Installing Memory / Blanks	
DIMMs for CPU 1			
1	A1		
2	A1 D1		
3	A1 B1 D1		
4	A1 B1 D1 E1		
5	A1 B1 C1 D1 E1		
6	A1 B1 C1 D1 E1 F1		
7	A1 B1 C1 D1 E1 F1 A2		
8	A1 B1 C1 D1 E1 F1 A2 D2		
9	A1 B1 C1 D1 E1 F1 A2 B2 D2		
10	A1 B1 C1 D1 E1 F1 A2 B2 D2 E2		
11	A1 B1 C1 D1 E1 F1 A2 B2 C2 D2 E2		
12	A1 B1 C1 D1 E1 F1 A2 B2 C2 D2 E2 F2		
DIMMs for CPU 2			
1	G1		
2	G1 K1		
3	G1 H1 K1		
4	G1 H1 K1 L1		
5	G1 H1 J1 K1 L1		
6	G1 H1 J1 K1 L1 M1		
7	G1 H1 J1 K1 L1 M1 G2		
8	G1 H1 J1 K1 L1 M1 G2 K2		
9	G1 H1 J1 K1 L1 M1 G2 H2 K2		
10	G1 H1 J1 K1 L1 M1 G2 H2 K2 L2		
11	G1 H1 J1 K1 L1 M1 G2 H2 J2 K2 L2		
12	G1 H1 J1 K1 L1 M1 G2 H2 J2 K2 L2 M2		
DIMM Population Rules			
Caution: Only Cisco memory is supported. Third-party DIMMs are not tested or supported.			
1. There are 6 memory channels per CPU, and 2 DIMMs per channel.			
2. The color coded channel population order is blue then black.			
3. DIMMs shall be evenly distributed based on the number of CPUs installed.			
4. No mixing of DIMM types (LRDIMM, RDIMM) is allowed.			
5. All non-populated slots shall have DIMM blanks installed.			

参考までに、B480-M5の古いステッカーを次に示します。

Cisco UCS B480 M5 Memory Slot Locations



DIMM Population Rules

Caution: Only Cisco memory is supported. Third-party DIMMs are not tested or supported.

There are 6 memory channels per CPU, and 2 DIMMs per channel. The color coded channel population order is blue then black. DIMMs shall be evenly distributed based on the number of CPUs installed. No mixing of DIMM types (LRDIMM, RDIMM) is allowed. All non-populated slots shall have DIMM blanks installed.

関連情報

- [Cisco UCS B200 M5ブレードサーバのインストールとサービスに関する注意事項 - メモリの実装に関するガイドライン](#)
- [Cisco UCS B480 M5ブレードサーバのインストールとサービスに関する注意事項 - メモリの実装のガイドライン](#)

- [テクニカル サポートとドキュメント – Cisco Systems](#)