

# Cisco IR800 シリーズ ルータ 工場出荷時のデフォルト設定

## 目次

[概要](#)

[前提条件](#)

[要件](#)

[使用するコンポーネント](#)

[背景説明](#)

[手順](#)

[方式 1。Cisco IOS® バージョン 15.5\(3\)M5 または それ以前に関しては](#)

[方式 2。Cisco IOS® バージョン 15.6 または それ以降に関しては](#)

## 概要

この資料にデフォルト 設定に Cisco IR829 デバイスをリセットする方法を記述されています。

## 前提条件

### 要件

次の項目に関する知識が推奨されます。

- デバイスへのコンソールアクセス
- Reset ボタンを押すペーパークリップ

### 使用するコンポーネント

この文書に記載されている情報は基づいた on Cisco IR829 ルータです。

このドキュメントの情報は、特定のラボ環境にあるデバイスに基づいて作成されたものです。このドキュメントで使用するすべてのデバイスは、初期（デフォルト）設定の状態から起動しています。対象のネットワークが実稼働中である場合には、どのような作業についても、その潜在的な影響について確実に理解しておく必要があります。

## 背景説明

IR800 シリーズ ルータの rommon は他のほとんどの Cisco デバイスで見つけられる rommon と全く違います。

startup-config をバイパスすることを許可するように IR800 シリーズ ルータが設定登録値 の 設定をサポートしないので通常感覚の IR800 シリーズ ルータのパスワードの回復をすることができません。routerwhen 一掃します startup-config をしか「回復な」できます。フラッシュするのファイルに保存をはたらく running-config のコピー、万が一に備えてそれを再度必要とすることがで

きますあとで確認して下さい。 それに出荷時のデフォルト設定にデバイスをリセットする Reset ボタンがあります。

**注:** デバイスがリセットされればスタートアップ コンフィギュレーションを回復する方法がありません。

## 手順

### 方式 1。 Cisco IOS® バージョン 15.5(3)M5 または それ以前に関しては

Cisco IOS® のバージョンが 15.5(3)M5 またはそれ以前である場合、デバイスはパスワードプロンプトにデバイスをリセットする前に起動しましたある必要があります。

パスワードプロンプトが表示されたら、このメッセージが現れるまで 30 秒のための **Reset ボタン**を押して下さい長い:

```
*Jan 28 05:21:24.143: %FCPLMGR-5-CFG_BUTTON_LONG_PRESSED: Config reset button was held for more than 10 seconds. NVRAM filesystem erased.
*Jan 28 05:21:24.145: %SYS-7-NV_BLOCK_INIT: Initialized the geometry of nvram
*Jan 28 05:21:24.145: %SYS-5-RELOAD: Reload requested by IR800 Fcplmgr OS events dispatcher.
Reload Reason: Configuration Reset button (long) pressed.
%FCPLMGR-5-CFG_BUTTON_LONG_PRESSED: Config reset button was held for more than 10 seconds. NVRAM filesystem erased.
```

これは NVRAM のコンテンツを消し、デバイスは rommon-2 プロンプトでそれ自身をリポートします。

rommon-2 プロンプトからの IOx を起動して下さい。 IOx イメージはブートシーケンスを開始し、一度完了されて、デバイスは工場出荷時のデフォルト設定を都合する必要があります。

```
rommon-2>boot flash:ir800-universalk9-mz.SPA.155-3.M5
Booting image: flash:ir800-universalk9-mz.SPA.155-3.M5.... [Multiboot-elf, <0x110000:0x988e584:0x48c5c4>, shtab=0x9e2b500
Signature verification was successful, entry=0x110240]
[CU:0]
Jumps to: 0x110240
Smart Init is enabled
smart init is sizing iomem
      TYPE          MEMORY_REQ
Onboard devices &
  buffer pools      0x02E44000
-----
TOTAL:              0x02E44000
Rounded IOMEM up to: 47MB.
Using 10 percent iomem. [47MB/448MB]
Restricted Rights Legend
Use, duplication, or disclosure by the Government is
subject to restrictions as set forth in subparagraph
(c) of the Commercial Computer Software - Restricted
Rights clause at FAR sec. 52.227-19 and subparagraph
(c) (1) (ii) of the Rights in Technical Data and Computer
Software clause at DFARS sec. 252.227-7013.
      cisco Systems, Inc.
      170 West Tasman Drive
      San Jose, California 95134-1706
```

Cisco IOS® Software, ir800 Software (ir800-UNIVERSALK9-M), Version 15.5(3)M5, RELEASE SOFTWARE (fc2)

Technical Support: <http://www.cisco.com/techsupport>

Copyright (c) 1986-2016 by Cisco Systems, Inc.

Compiled Mon 20-Jun-16 15:52 by prod\_rel\_team

This product contains cryptographic features and is subject to United States and local country laws governing import, export, transfer and use. Delivery of Cisco cryptographic products does not imply third-party authority to import, export, distribute or use encryption. Importers, exporters, distributors and users are responsible for compliance with U.S. and local country laws. By using this product you agree to comply with applicable laws and regulations. If you are unable to comply with U.S. and local laws, return this product immediately.

A summary of U.S. laws governing Cisco cryptographic products may be found at: <http://www.cisco.com/wvl/export/crypto/tool/stqrg.html>

If you require further assistance please contact us by sending email to [export@cisco.com](mailto:export@cisco.com).

Cisco IR829GW-LTE-GA-ZK9 (revision 2.0) with 373760K/52224K bytes of memory.

Processor board ID FGL192420ZL

Last reset from CLI initiated reload

FPGA version: 2.0.0

2 Serial(sync/async) interfaces

7 Gigabit Ethernet interfaces

9 terminal lines

2 Cellular interfaces

1 cisco Embedded AP (s)

DRAM configuration is 72 bits wide with parity disabled.

256K bytes of non-volatile configuration memory.

976562K bytes of ATA System Flash (Read/Write)

250000K bytes of ATA Bootstrap Flash (Read/Write)

%Error opening tftp://255.255.255.255/network-config (Timed out)

%Error opening tftp://255.255.255.255/cisconet.cfg (Timed out)

--- System Configuration Dialog ---

Would you like to enter the initial configuration dialog? [yes/no]: no

Press RETURN to get started!

IR800>en

IR800#

## 方式 2。Cisco IOS® バージョン 15.6 または それ 以降に関しては

Cisco IOS® バージョンが 15.6 およびそれ以降である場合、デバイスに電源を適用する間、デバイスを電源遮断に、同時に **Reset ボタン**を押して下さい。

イーサネット (PoE) ライト上のプロトコルが進展し、次にボタンをリリースするまで約 30 秒のための **Reset ボタン**を保持して下さい。

Cisco IOS® Software, ir800 Software (ir800-UNIVERSALK9-M), Version 15.6(1)T1, RELEASE SOFTWARE (fc1)

Technical Support: <http://www.cisco.com/techsupport>

Copyright (c) 1986-2016 by Cisco Systems, Inc.

Compiled Mon 29-Feb-16 10:51 by prod\_rel\_team

This product contains cryptographic features and is subject to United States and local country laws governing import, export, transfer and use. Delivery of Cisco cryptographic products does not imply third-party authority to import, export, distribute or use encryption. Importers, exporters, distributors and users are responsible for compliance with U.S. and local country laws. By using this product you agree to comply with applicable laws and regulations. If you are unable to comply with U.S. and local laws, return this product immediately.

A summary of U.S. laws governing Cisco cryptographic products may be found at:

<ahref="http: www.cisco.com=" " wvl=" " export=" " crypto=" " tool=" "

stqrg.html="">http://www.cisco.com/wwl/export/crypto/tool/stqrg.html

If you require further assistance please contact us by sending email to export@cisco.com.

Cisco IR829GW-LTE-GA-ZK9 (revision 2.0) with 373760K/52224K bytes of memory.

Processor board ID FGL192420ZL

Last reset from Power-on

FPGA version: 2.2.0

BIOS: version 9 Production

BIOS: date[YYYY/MM/DD] :[2015/8/21]

MCU Bootloader : 28

MCU Application: 0

2 Serial(sync/async) interfaces

7 Gigabit Ethernet interfaces

9 terminal lines

2 Cellular interfaces

1 cisco Embedded AP (s)

DRAM configuration is 72 bits wide with parity disabled.

256K bytes of non-volatile configuration memory.

976562K bytes of ATA System Flash (Read/Write)

250000K bytes of ATA Bootstrap Flash (Read/Write)

**Erasing the nvram filesystem will remove all files! Continue? [OK]**

**Erase of nvram: complete**

**Router IOS Configuration Recovery is unsuccessful**

**Router Configuration Dialogue will be used**

--- System Configuration Dialog ---

Would you like to enter the initial configuration dialog? [yes/no]: no

Press RETURN to get started!

IR800>en

IR800#